

	<b>L #</b>	<b>Hit</b>	<b>S ar h Text</b>	<b>DB</b>
<b>1</b>	<b>L1</b>	<b>1246</b>	<b>257/723.ccls.</b>	<b>USP AT; US-P GPU B</b>
<b>2</b>	<b>L3</b>	<b>3301</b>	<b>(361/760,782,783,784,785,786,788,790,803).ccls.</b>	<b>USP AT; US-P GPU B</b>
<b>3</b>	<b>L4</b>	<b>626</b>	<b>361/777.ccls.</b>	<b>USP AT; US-P GPU B</b>
<b>4</b>	<b>L5</b>	<b>1513</b>	<b>174/261.ccls.</b>	<b>USP AT; US-P GPU B</b>
<b>5</b>	<b>L6</b>	<b>2589</b>	<b>(365/51,52,63,185.09).ccls.</b>	<b>USP AT; US-P GPU B</b>
<b>6</b>	<b>L7</b>	<b>974</b>	<b>326/30.ccls.</b>	<b>USP AT; US-P GPU B</b>
<b>7</b>	<b>L8</b>	<b>704</b>	<b>(257/664,728).ccls.</b>	<b>USP AT; US-P GPU B</b>

	<b>L #</b>	<b>Hit</b>	<b>S arch Text</b>	<b>DB</b>
<b>8</b>	<b>L9</b>	<b>9276</b>	<b>2 3 4 5 6 7 8</b>	<b>USP AT; US-P GPU B</b>
<b>9</b>	<b>L10</b>	<b>4299</b>	<b>9 and (terminat\$4 impedance\$1 match\$3)</b>	<b>USP AT; US-P GPU B</b>
<b>10</b>	<b>L11</b>	<b>0</b>	<b>2 not 10</b>	<b>USP AT; US-P GPU B</b>
<b>11</b>	<b>L2</b>	<b>444</b>	<b>1 and (terminat\$4 impedance\$1 match\$3)</b>	<b>USP AT; US-P GPU B</b>
<b>12</b>	<b>L12</b>	<b>904</b>	<b>257/724.ccls.</b>	<b>USP AT; US-P GPU B</b>
<b>13</b>	<b>L13</b>	<b>376</b>	<b>12 and (terminat\$4 impedance\$1 match\$3)</b>	<b>USP AT; US-P GPU B</b>
<b>14</b>	<b>L14</b>	<b>246</b>	<b>13 not 2</b>	<b>USP AT; US-P GPU B</b>